

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 4 月 7 日 (07.04.2005)

PCT

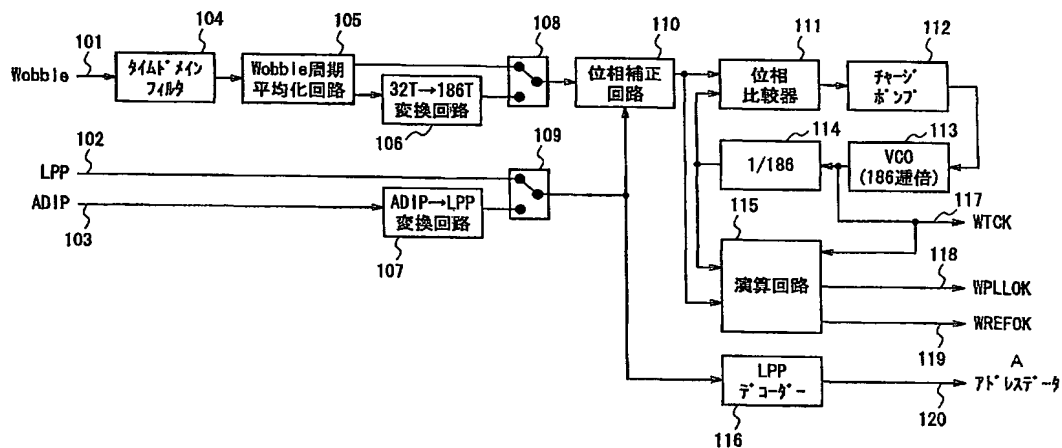
(10) 国際公開番号
WO 2005/031742 A1

- (51) 国際特許分類⁷: G11B 20/14, 7/005 (72) 発明者; および
(21) 国際出願番号: PCT/JP2004/014669 (75) 発明者/出願人 (米国についてのみ): 田中 清貴
(22) 国際出願日: 2004 年 9 月 29 日 (29.09.2004) (TANAKA, Kiyotaka). 出口 博紀 (DEGUCHI, Hi-
(25) 国際出願の言語: 日本語 ronori).
(26) 国際公開の言語: 日本語 (74) 代理人: 早瀬 憲一 (HAYASE, Kenichi); 〒5320003 大
(30) 優先権データ: 特願2003-338103 2003 年 9 月 29 日 (29.09.2003) JP 阪府大阪市淀川区宮原 3 丁目 4 番 30 号 ニッセイ
(71) 出願人 (米国を除く全ての指定国について): 松下電 新大阪ビル 1 3 階 早瀬特許事務所 Osaka (JP).
器産業株式会社 (MATSUSHITA ELECTRIC INDUS-
TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大
字門真 1 0 0 6 番地 Osaka (JP).
(81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,
LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,
NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,

[続葉有]

(54) Title: RECORDING CLOCK GENERATING APPARATUS

(54) 発明の名称: 記録クロック生成装置



104... TIMED MAIN FILTER

105... WOBBLE PERIOD AVERAGING CIRCUIT

106... 32T-TO-186T CONVERTING CIRCUIT

107... ADIP-TO-LPP CONVERTING CIRCUIT

110... PHASE CORRECTING CIRCUIT

111... PHASE COMPARATOR

112... CHARGE PUMP

113... VCO (MULTIPLYING BY 186)

115... ARITHMETIC CIRCUIT

116... LPP DECODER

A... ADDRESS DATA

(57) Abstract: An optical disk recording apparatus incorporating a small-sized circuit capable of dealing with two formats of DVD-R/RW and +RW/+R standards. A circuit (106) converts a wobble binarized signal of 32T period, which is the +RW/+R standard, into a wobble binarized signal of 186T period that is DVD-R/RW standard. Providing the circuit (106) allows a PLL circuit in the following stage to be shared, by using a selector (108) to select the wobble binarized signal of 186T period, as converted, during a recording of +RW/+R or select the wobble binarized signal of 186T period during a recording of DVD-R/RW. As a result, the circuit scale can be reduced.

(57) 要約: DVD-R/RWおよび+RW/+R規格の両フォーマットに対応した小面積型の回路を内蔵した光ディスク記録装置を提供する。+RW/+R規格である32T周期のウ

[続葉有]

WO 2005/031742 A1



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

オブル2値化信号を、DVD-R/RW規格である186T周期のウォブル2値化信号へ変換する回路(106)を設けることで、+RW/+R記録時は変換した186T周期のウォブル2値化信号を、また、DVD-R/RW記録時は186T周期のウォブル2値化信号をセレクタ(108)で選択し、後段のPLL回路を共有化することで回路規模を小さくする。